

Japanese Patent Application Publication  
(kokai)

No. 09-134240

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願番号

特開平9-134240

(43)公開日 平成9年(1997)5月20日

(51) Int.Cl. <sup>*</sup>	識別記号	序内整理番号	F I	技術表示箇所
G 06 F 3/00			G 06 F 3/00	F
13/14	3 3 0		13/14	3 3 0 C
G 06 K 17/00			G 06 K 17/00	C

審査請求 未請求 請求項の数5 OL (全10頁)

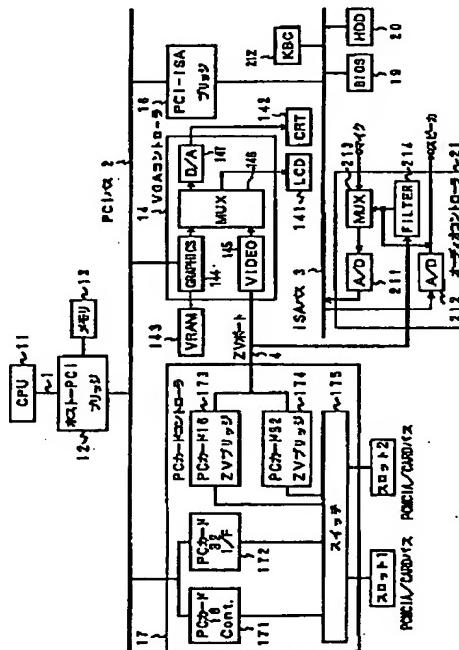
(21)出願番号	特願平7-289873	(71)出願人	000003078 株式会社東芝 神奈川県川崎市幸区堀川町72番地
(22)出願日	平成7年(1995)11月8日	(72)発明者	小久保 隆 東京都青梅市末広町2丁目9番地 株式会社東芝青梅工場内
		(72)発明者	坂本 広幸 東京都青梅市末広町2丁目9番地 株式会社東芝青梅工場内
		(74)代理人	弁理士 鈴江 武彦

(54)【発明の名称】 コンピュータシステムおよびこのシステムで使用されるPCカードコントローラ並びにPCカード

(57)【要約】

【課題】 16ビットPCカードと32ビットPCカードのどちらが接続された場合でも、ZVポートを使用したビデオデータ転送を可能にする。

【解決手段】 PCカードコントローラ17には、PCカード-16用とPCカード-32用の2つのZVブリッジ173、174が設けられており、それらがスイッチ回路175によって適宜切り替えられる。このため、PCカード-16とPCカード-32のどちらがカードスロットに接続された場合でも、その接続されたPCカードからのビデオ・オーディオデータをZVポート4に正常に転送することができる。よって、ZVポート4によって拡大されたバス bandwidth幅を有効利用することが可能となる。



## 【特許請求の範囲】

【請求項1】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードを制御するカードコントローラと、システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、前記カードスロットと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビデオ・オーディオバスと、前記16ビットPCカードの所定の複数ビンに割り当られたビデオ/オーディオ信号線群が前記ビデオ・オーディオバスのビデオ/オーディオ信号線にそれぞれ対応して接続されるように、前記16ビットPCカードに対する前記ビデオ/オーディオ信号線の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第1の接続手段と、前記32ビットPCカードの所定の複数ビンに割り当られたビデオ/オーディオ信号線群が前記ビデオ・オーディオバスのビデオ/オーディオ信号線にそれぞれ対応して接続されるように、前記32ビットPCカードに対する前記ビデオ/オーディオ信号線群の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第2の接続手段と、前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディオバスとの接続を制御する接続制御手段とを具備することを特徴とするコンピュータシステム。

【請求項2】 前記第1及び第2の接続手段、及び前記接続制御手段は、前記カードコントローラに内蔵されていることを特徴とする請求項1記載のコンピュータシステム。

【請求項3】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードを制御するカードコントローラと、システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、前記カードコントローラと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビ

デオ・オーディオバスとを具備し、

前記カードコントローラは、

前記16ビットPCカードを前記システムバスと前記ビデオ・オーディオバスに選択的に接続する第1の接続手段であって、前記16ビットPCカードの所定の複数ビンに割り当られたビデオ/オーディオ信号線群が前記ビデオ・オーディオバスのビデオ/オーディオ信号線にそれぞれ対応して接続されるように、前記16ビットPCカードに対する前記ビデオ・オーディオ信号線の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第1の接続手段と、

前記32ビットPCカードの所定の複数ビンに割り当られたビデオ/オーディオ信号線群が前記ビデオ・オーディオバスのビデオ/オーディオ信号線にそれぞれ対応して接続されるように、前記32ビットPCカードに対する前記ビデオ/オーディオ信号線群の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第2の接続手段と、

前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記システムバスおよびビデオ・オーディオバスとの接続を制御する接続制御手段とを含み、前記接続制御手段は、前記32ビットPCカードによって実行されるライトランザクションで指定されるアドレス値にしたがって、前記32ビットPCカードの接続を前記システムバスから前記ビデオ・オーディオバスに切り替えることを特徴とするコンピュータシステム。

【請求項4】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットに接続されたPCカードを制御するカードコントローラにおいて、前記カードスロットに接続されたPCカードを、ディスプレイコントローラおよびオーディオコントローラに直接的に接続するためのビデオ・オーディオバスと、前記16ビットPCカードを前記ビデオ・オーディオバスに接続する第1の接続手段であって、前記16ビットPCカードの所定の複数ビンに割り当られたビデオ/オーディオ信号線群が前記ビデオ・オーディオバスのビデオ/オーディオ信号線にそれぞれ対応して接続されるように、前記16ビットPCカードに対する前記ビデオ・オーディオ信号線の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第1の接続手段と、前記32ビットPCカードの所定の複数ビンに割り当られたビデオ/オーディオ信号線群が前記ビデオ・オーディオバスのビデオ/オーディオ信号線にそれぞれ対応

して接続されるように、前記32ビットPCカードに対する前記ビデオ／オーディオ信号線群の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第2の接続手段と。

前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディオバスとの接続を制御する接続制御手段とを具備することを特徴とするPCカードコントローラ。

【請求項5】 カードスロットに接続されたPCカードを、ディスプレイコントローラおよびオーディオコントローラに直接的に接続するためのビデオ・オーディオバスを有するコンピュータのカードスロットに接続可能な32ビットPCカードにおいて、

前記32ビットPCカードに設けられたホストインターフェース用のピン群の中の所定の複数ピンを、前記ビデオ・オーディオバスにデータ出力するためのビデオ・オーディオピンとして割り当て、そのビデオ・オーディオピンを介してデータ出力することによって前記ビデオ・オーディオバスにデータを送ることを特徴とする32ビットPCカード。

#### 【発明の詳細な説明】

##### 【0001】

【発明の属する技術分野】 この発明は、16ビットPCカードと32ビットPCカードの双方をサポートするコンピュータシステムに関する。

##### 【0002】

【従来の技術】 近年、米国の標準化団体であるPCMCIA (Personal Computer Memory Card International Association)、及びJEIDAの標準仕様に準拠したPCカードのスロットを持つ機器が普及しつつある。このPCカードを、動画データの入出力制御を行うビデオキャプチャカード、MPEGデコーダカードとして用いるべく種々の開発がなされている。

【0003】 このような大量のデータを処理するためには、パーソナルコンピュータにおいては、PCIローカルバスを用いたシステムアーキテクチャが普及しつつある。しかし、PCIローカルバスを用いても、そのデータ転送能力には限界がある。このため、前述のようにPCカードをビデオキャプチャカードやMPEGデコーダカードとして使用する場合には、PCIローカルバスのデータ転送能力では不十分である。

##### 【0004】

【発明が解決しようとする課題】 そこで、最近では、ZV (Zoomed Video) ポートと称する動画専用のバスを使用して、PCカードとディスプレイコントローラとを直接接続する技術が開発され始めている。し

かし、ZVポートを持つ従来のシステムは、通常の16ビットのPCカードにのみ対応しており、32ビットのPCカード（カードバス仕様）をZVポートに接続する仕組みはシステム側およびカード側のどちらも有していない。したがって、32ビットのPCカードを使用する場合には、ZVポートにより拡張されたバスバンド幅を有効に活用することができなかった。

【0005】 この発明はこの様な点に鑑みてなされたもので、16ビットPCカードと32ビットPCカードのどちらがカードスロットに接続された場合でもそれを動画専用バスに正常に接続できるようにし、PCカードのタイプによらずに、動画専用バスによって拡大されたバスバンド幅を有効利用することが可能なコンピュータシステムおよびこのシステムで使用されるPCカードコントローラ並びにPCカードを提供することを目的とする。

##### 【0006】

【課題を解決するための手段】 この発明によるコンピュータシステムは、16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードを制御するカードコントローラと、システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、前記カードスロットと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビデオ・オーディオバスと、前記16ビットPCカードの所定の複数ピンに割り当てられたビデオ／オーディオ信号線群が前記ビデオ・オーディオバスのビデオ／オーディオ信号線にそれぞれ対応して接続されるように、前記16ビットPCカードに対する前記ビデオ／オーディオ信号線の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第1の接続手段と、前記32ビットPCカードの所定の複数ピンに割り当てられたビデオ／オーディオ信号線群が前記ビデオ・オーディオバスのビデオ／オーディオ信号線にそれぞれ対応して接続されるように、前記32ビットPCカードに対する前記ビデオ／オーディオ信号線群の割り当てにしたがって、前記カードスロットに接続されたPCカードを前記ビデオ・オーディオバスに接続する第2の接続手段と、前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディオバスとの接続を制御する接続制御手段とを具備することを特徴とする。

【0007】 このシステムにおいては、16ビットPCカードに対応する第1の接続手段と32ビットPCカード

ドに対応する第2の接続手段とが設けられている。これら接続手段は、それぞれ対応するカードに対するビデオ／オーディオ信号線群の割り当てにしたがってPCカードをビデオ・オーディオバスに接続する。このため、16ビットPCカードと32ビットPCカードのどちらがカードスロットに接続された場合でも、その接続されたPCカードに対応する接続手段を使用することにより、接続されたPCカードを動画専用のビデオ・オーディオバスに正常に接続できるようになり、PCカードのタイプによらずに、動画専用バスによって拡大されたバスバンド幅を有効利用することが可能となる。

## 【0008】

【発明の実施の形態】以下、図面を参照してこの発明の実施形態を説明する。図1には、この発明の一実施形態に係わるコンピュータシステムの構成が示されている。このコンピュータシステムは、バッテリ駆動可能なノートブックタイプまたはラップトップタイプのポータブルコンピュータであり、そのシステムボード上には、プロセッサバス1、内部PCIバス2、内部ISAバス3、およびZVポート4が設けられている。ZVポート4は、PCカードスロットとディスプレイコントローラ14およびオーディオコントローラ21との間をポイントツーポイント形式で直接接続するビデオ・オーディオバスである。

【0009】また、システムボード上には、CPU11、ホスト/PCIブリッジ装置12、メモリ13、ディスプレイコントローラ14、内部PCI-ISAブリッジ装置16、PCカードコントローラ17、BIOS-ROM19、HDD20、オーディオコントローラ21、キーボードコントローラ(KBC)22などが設けられている。

【0010】CPU11は、例えば、米インテル社によって製造販売されているマイクロプロセッサ“Pentium”などによって実現されている。このCPU11の入出力ピンに直結されているプロセッサバス1は、64ビット幅のデータバスを有している。

【0011】メモリ13は、オペレーティングシステム、デバイスドライバ、実行対象のアプリケーションプログラム、および処理データなどを格納するメモリデバイスであり、複数のDRAMモジュールによって構成されている。このメモリ13は、システムボード上に予め実装されるシステムメモリと、ユーザによって必要に応じて装着される拡張メモリとから構成される。これらシステムメモリおよび拡張メモリを構成するDRAMモジュールとしては、シンクロナスDRAMやRambusなど、パンク毎にメモリクロックの供給が必要な高速メモリが利用される。

【0012】このメモリ13は、32ビット幅または64ビット幅のデータバスを有する専用のメモリバスを介してホスト-PCIブリッジ装置12に接続されてい

る。メモリバスのデータバスとしてはプロセッサバス1のデータバスを利用することもできる。この場合、メモリバスは、アドレスバスと各種メモリ制御信号線とから構成される。

【0013】ホスト-PCIブリッジ装置12は、プロセッサバス1と内部PCIバス2との間を繋ぐブリッジLSIであり、PCIバス2のバスマスターの1つとして機能する。このホスト/PCIブリッジ装置12は、プロセッサバス1と内部PCIバス2との間で、データおよびアドレスを含むバスサイクルを双方向で変換する機能、およびメモリバスを介してメモリ13をアクセス制御する機能などを有している。

【0014】内部PCIバス2はクロック同期型の入出力バスであり、内部PCIバス2上の全てのサイクルはPCIバスクロックに同期して行われる。PCIバスクロックの周波数は最大33MHzである。PCIバス2は、時分割的に使用されるアドレス/データバスを有している。このアドレス/データバスは、32ビット幅である。

20 【0015】PCIバス2上のデータ転送サイクルは、アドレスフェーズとそれに後続する1以上のデータフェーズとから構成される。アドレスフェーズにおいてはアドレスおよび転送タイプが出力され、データフェーズでは8ビット、16ビット、24ビットまたは32ビットのデータが出力される。

【0016】ディスプレイコントローラ14は、ホスト/PCIブリッジ装置12と同様にPCIバス2のバスマスターの1つであり、ビデオメモリ(VRAM)143の画像データをLCD141や外部のCRTディスプレイ

30 142に表示するものであり、VGA仕様のテキストおよびグラフィックス表示の他、動画表示をサポートする。

【0017】このディスプレイコントローラ14には、図示のように、グラフィックス表示制御回路(Graphics)144、ビデオ表示制御回路(Video)145、マルチブレクサ146、およびD/Aコンバータ147等が設けられている。

【0018】グラフィックス表示制御回路144は、VGA互換のグラフィックスコントローラであり、ビデオメモリ(VRAM)143に描画されたVGAのグラフィックスデータをRGBビデオデータに変換して出力する。ビデオ表示制御回路145は、ZVポート4を介して転送されるデジタルYUVデータを貯えるビデオバッファ、及び同バッファに貯えられたYUVデータをRGBビデオデータに変換するYUV-RGB変換回路等をもつ。

【0019】マルチブレクサ146は、グラフィックス表示制御回路144とビデオ表示制御回路145の出力データの一方を選択、またはグラフィックス表示制御回路144からのVGAグラフィックス上にビデオ表示制御回路145からのビデオ出力を合成してカラーLCD1

41、およびD/Aコンバータ147に送る。D/Aコンバータ147は、マルチブレクサ146からのビデオデータをアナログRGB信号に変換して、CRTディスプレイ142に出力する。

【0020】内部PCI-I ISAブリッジ装置16は、内部PCIバス2と内部ISAバス3との間を繋ぐブリッジLSIであり、PCIデバイスの1つとして機能する。この内部PCI-I ISAブリッジ装置16には、PCIバスアービタ、およびDMAコントローラなどが内蔵されている。内部ISAバス3には、BIOS ROM19、HDD20、オーディオコントローラ21、キーボードコントローラ22などが接続されている。

【0021】オーディオコントローラ21は、CPU11の制御の下にオーディオデータの入出力制御を行うものであり、マイク端子からの音声信号をA/D変換するためのA/Dコンバータ211と、CPU11からのデジタルオーディオデータをスピーカ端子にアナログ信号として出力するためのD/Aコンバータ212と、ZVポート4を介してPCカードから供給されるデジタルオーディオデータをアナログ信号に変換してスピーカ端子に出力するフィルタ回路214と、このフィルタ回路214からの出力とマイク端子からの音声信号を選択または合成出力するマルチブレクサ213とから構成されている。

【0022】PCカードコントローラ17は、PCIデバイスの1つであり、CPU11の制御の下にPCMCIA仕様の16ビットPCカード(PCカード-16)とカードバス仕様の32ビットPCカード(PCカード-32)とを制御するものであり、ZVポートもサポートしている。

【0023】ここで、PCカード-16およびPCカード-32それぞれのインターフェースについて説明する。PCカード-16とPCカード-32は共に68ピンのインターフェースを有するが、それらピンに対する信号の割り当ては互いに異なっている。PCカード-16とPCカード-32のビンアサインの対応関係を図2および図3に示す。図2および図3から分かるように、PCカード-16にはアドレスA0~A25とデータD0~D15がそれぞれ異なるピンに割り当てられており、PCカード-16のデータ転送単位は16ビット単位である。一方、PCカード-32においては、アドレスおよびデータCAD0~CAD31が同一ピンに割り当てられており、32ビット単位のデータ転送が可能である。

【0024】PCカードコントローラ17は、ノーマルモードとZVポートモードの2つの動作モードを有している。ノーマルモードは、モデムカードなどのような通常のPCカード-16およびPCカード-32を制御するためのものであり、PCIバス2とPCカードとの間でデータ転送を行い、ZVポートは使用しない。

【0025】ZVポートモードは、ビデオキャプチャカードやMPEGデコーダカードなど動画を扱うPCカードがPCカードスロットに装着されている場合に使用されるモードである。このモードにおいては、PCカードコントローラ17は、PCカードから転送されるビデオデータ(ディジタルYUV)およびディジタルオーディオデータをZVポート4を介してディスプレイコントローラ14およびオーディオコントローラ21に直接転送する。

【0026】動作モードの切り替えは、CPU11などによって行われる。すなわち、CPU11は、PCカードスロットに装着されているPCカードから属性情報を読み取り、その属性情報によって装着されているPCカードの種類を検出する。装着されているPCカードがZVポート対応のカードであれば、CPU11は、PCカードコントローラ17をZVポートモードに切り替える。

【0027】これらノーマルモード、ZVポートモードそれぞれにおけるPCカードインターフェースを図4および図5に示す。図4は、PCカード-16のインターフェースであり、図5はPCカード-32のインターフェースである。

【0028】図4に示されているように、PCカード-16においては、ノーマルモードでは、68ピンから構成されるPCカードインターフェースはPCMCIA仕様で規定された標準ビンアサインルールに従って使用される。一方、ZVポートモードでは、アドレス線(A25~A7)は、PCカードからのデジタルYUVデータの出力や水平・垂直同期信号(HREF, VSYNC)の出力に使用され、I/Oカード用として用意されたI/Oポートアクノリッジ線(-INPACK)およびオーディオ出力線(-SPKR)はPCカードからのオーディオデータ(SDATA)出力および現在のオーディオデータ出力が左チャネルか右チャネルかを示す信号(LRCK)出力に使用される。

【0029】また、図5に示されているように、PCカード-32においては、ノーマルモードにおいては、68ピンから構成されるPCカードインターフェースはカードバス仕様で規定された標準ビンアサインルールに従って使用される。一方、ZVポートモードにおいては、アドレス/データ線(CAD0~CAD15)は、PCカードからのデジタルYUVデータの出力に使用され、CAD17, 19はPCカードからの水平・垂直同期信号(HREF, VSYNC)の出力に使用され、CAD21, 22, CAD27, 29はPCカードからのオーディオデータ(SCLK, MCLK, LRCLK, SDATA)の出力に利用される。

【0030】図1に示されているように、PCカードコントローラ17には、PCカード-16用コントローラ171、PCカード-32用インターフェース172、

PCカード-16用ZVブリッジ173、PCカード-32用ZVブリッジ174、スイッチ回路175が設けられている。

【0031】PCカード-16用コントローラ171は、カードスロットに装着されたPCカード-16とPCIバス2との間でデータ転送を行うために、カードスロットに装着されたPCカード-16を制御する。PCカード-32用インターフェース172は、カードスロットに装着されたPCカード-32とPCIバス2との間でデータ転送を行うために、カードスロットに装着されたPCカード-32を制御する。この場合、PCカード-32の68ピンコネクタに割り当てられたインターフェース信号はPCIバス相当であるので、PCカード-32用インターフェース172は、基本的に、PCカード-32とPCIバス2との間の信号転送のみを制御する。

【0032】PCカード-16用ZVブリッジ173は、ZVポートモードで利用されるものであり、カードスロットに装着されたPCカード-16のインターフェースに割り当てられたビデオ／オーディオ信号線群がZVポート4のビデオ／オーディオ信号線群にそれぞれ対応して接続されるように、図4に示したPCカード-16に対するビデオ／オーディオ信号線の割り当てにしたがって、PCカード-16をZVポート4に接続する。同様に、PCカード-32用ZVブリッジ174もZVポートモードで使用されるものであり、カードスロットに装着されたPCカード-32のインターフェースに割り当てられたビデオ／オーディオ信号線群がZVポート4のビデオ／オーディオ信号線群にそれぞれ対応して接続されるように、図5に示したPCカード-32に対するビデオ／オーディオ信号線の割り当てにしたがって、PCカード-32をZVポート4に接続する。

【0033】スイッチ回路125は、カードスロットに装着されたPCカードのタイプ（PCカード-16またはPCカード-32）や転送モード（ノーマルモードまたはZVポートモード）などに応じて、PCカード-16用コントローラ171、PCカード-32用インターフェース172、PCカード-16用ZVブリッジ173、PCカード-32用ZVブリッジ174を選択的に切り替えて使用する。

【0034】前述したように、PCカード-16とPCカード-32とでは、ビデオ／オーディオ信号線が割り当てられるピンが異なっている。しかし、この実施形態のシステムでは、前述したように、PCカード-16用とPCカード-32用の2つのZVブリッジ173、174が設けられており、それらがスイッチ回路175によって適宜切り替えられる。このため、PCカード-16とPCカード-32のどちらがカードスロットに接続された場合でも、その接続されたPCカードからのビデオ・オーディオデータをZVポート4に正常に転送する

ことができる。

【0035】図6には、PCカードコントローラ17の具体的な構成が示されている。このPCカードコントローラ17は第1および第2の2つのカードスロットに対応するものであり、ここには、図示のように、PCI-I/Oインターフェース176、スロットセバレータ178、カードスロット1用のインターフェースロジック179、カードスロット2用のインターフェースロジック180、カードスロット1用のカードI/Oインターフェース186、カードスロット2用のカードI/Oインターフェース187が設けられている。

【0036】PCI-I/Oインターフェース176は、PCIバス2との間のデータ転送に使用されるI/Oバッファである。スロットセバレータ178は、CPU11の切り替え指示によりどちらのスロットの処理を行うかを選択する。

【0037】カードスロット1用のインターフェースロジック179は、第1のカードスロットに接続されたPCカードを制御するためのものであり、前述したPCカード-16用コントローラ171、PCカード-32用インターフェース172、およびスイッチ回路175に加え、マルチブレクサ181、PCI-PCカード16用ブリッジ182、PCI-PCカード32用ブリッジ183、カードインターフェースデータセレクト回路184、およびカードディテクト回路185を備えている。

【0038】マルチブレクサ181は、カードディテクト回路185の検出結果にしたがって、PCカード-16からのデータとPCカード-32からのデータを選択する。PCI-PCカード16用ブリッジ182は、PCIバス2とPCカード-16との間のデータ転送を制御をする。PCI-PCカード32用ブリッジ183は、PCIバス2とPCカード-32との間のデータ転送を制御をする。スイッチ回路175は、前述したように、PCカードからのデータをZVポート4またはPCIバス2へ接続するための切り替え制御を行うものであり、PCカード-16用とPCカード-32用の2つの切り替え回路を内蔵している。

【0039】カードインターフェースデータセレクト回路184は、カードディテクト回路185の検出結果にしたがって、PCカードからのデータをスイッチ回路175のPCカード-16用またはPCカード-32用の切り替え回路に出力する。カードディテクト回路185は、接続されたPCカードがPCカード-16であるか、PCカード-32であるかどうかを判断する。この判断は、接続されたPCカードの4つのピン（ピン67、ピン36、ピン57、ピン43）の状態の組み合わせに基づいて行われる。

【0040】カードスロット2用のインターフェースロジック180は、第2のカードスロットに接続されたP

Cカードを制御するためのものであり、インターフェースロジック179と同様に構成されている。

【0041】さらに、PCカードコントローラ17には、CPU11からの指示により2つのスロットのどちらかを選択してPCカード-16用ZVブリッジ173に出力するスロットセレクタ188と、CPU11からの指示により2つのスロットのどちらかを選択してPCカード-32用ZVブリッジ174に出力するスロットセレクタ189と、後述するデータ転送プロトコルを制御するコントローラ190が設けられている。

【0042】次に、ZVポート4を使用したPCカードからディスプレイコントローラ14およびオーディオコントローラ21へのビデオ・オーディオデータ転送のためのプロトコルを説明する。

【0043】[カード認識] ここでは、ビデオキャプチャカードを構成するPCカード-32が使用された場合を例示して説明する。

【0044】ビデオキャプチャカードを構成するPCカード-32が例えば第1のカードスロットに接続された場合には、カードスロット1用のインターフェースロジック179のカードディテクト回路185によって、その接続されたカードがPCカード-32であることが検出される。カードインターフェースデータセレクト回路184は、カードディテクト回路185の検出結果にしたがって、PCカード-32をスイッチ回路175のPCカード-32用の切り替え回路に接続する。また、マルチブレクサ181も、カードディテクト回路185の検出結果にしたがって、PC1-PCカード32用ブリッジ183を選択する。これにより、PCカード-32とPCIバス2との間のバスが確立され、CPU11がPCカード-32からカード属性情報を読みとることが可能となる。CPU11は、カード属性情報によってそのカードがZVポート対応のものであると認識すると、カードスロット1用のインターフェースロジック179をノーマルモードからZVポートモードに切り替える。

【0045】[ZVポート使用可能かどうか判断] 一方、PCカード-32は、パソコン側がZVポートをサポートしているか否かを調べる。具体的には、カードコントローラ17のコンフィグレーション空間の特定のレジスタをリードすることにより判断する。この時、ZVポート利用可能ならば、ZVポートに対するI/Oアドレスもレジスタから読みとる。レジスタはコンフィグレーション空間の、例えばブレディファインドヘッダーの予約部分にも設けるか、または、デバイスディベンダント空間に設ける。

【0046】[書き込み開始] PCカード-32は、ZVポート用のI/Oアドレスに対してPCカード-32の通常のプロトコルに従ったI/O(バースト)ライトトランザクションを開始する。このトランザクションで指定されたI/Oアドレスは、カードコントローラ17

によってPCIバス2に出力される。

【0047】[ディスプレイコントローラの設定] ディスプレイコントローラ14は、上記I/Oアドレスをデコードした後に、ZVポート4を通したデータ受信に備える。具体的には、I/Oバッファの切り替え等を行う。

【0048】[カードコントローラの動作] カードコントローラ17は上記I/Oアドレスをデコードした後、  
1)スイッチ回路175によってPCカード-32のパ  
10スの一部をZVポート4側へスイッチングして、PCカ  
ード-32用ZVブリッジ174によってPCカード-32のビデオデータを直接、ディスプレイコントローラ14へ転送する。この時、スイッチングする信号線は図5で説明したとおりである。

2)スイッチングが完了したら、カードコントローラ17内にある、ZVポート4を使用中であることを示すレジスタを書き換え、使用中の設定にする。

3)ビデオデータをディスプレイコントローラ14へ転送している間は、PCカード-32にはデータ転送中で  
20あることを知らせる。すなわち、FRAME#,IRDY#,TRDY#をアサートしたままにして、I/Oライトのバースト転送中であることを知らせる。

【0049】[転送の終了] カードコントローラ17は、ZVポート4への切り替えが終わった時点で、PCIバス2を他のデバイスに解放する。具体的には、標準PCIプロトコルにしたがい、FRAME#をディアサートしIRDY#をアサートし、マスターが開始する通常の終了(完了)を行う。

【0050】[エラー終了] もし、PCカード-32に  
30不具合が起こった等で、異常終了した場合は、カードコントローラ17がPCカード32のプロトコルにおける、マスターAポートを行う。

【0051】[強制終了] 他のデバイスまたはオペレーティングシステムなどがZVポート4による転送を強制的に終了させる場合は、カードコントローラ17に割り込みをかける。カードコントローラ17のコントローラ190は、この割り込みを検知すると、スイッチ回路175を使用して、ZVポート4へのスイッチングをPCIバス2側に切り替える。

【0052】[レジスタの書き換え] ZVポート4による転送が終了した場合には、ZVポート4が未使用であることを示すために、カードコントローラ17の上記レジスタを書き換える。

【0053】なお、ZVポート4でデータ転送中に、他のデバイスからカードコントローラ17またはディスプレイコントローラ14へ、I/OリードまたはI/Oライトの要求が起っても、カードコントローラ17またはディスプレイコントローラ14はTRDY#をアサートしない。すなわち、カードコントローラ17とディスプレイコントローラ14の2つのデバイスは使用中であ

るよう、他のデバイスには見える。

【0054】また、PCカード-16が接続された場合にも、スイッチ回路175、PCカード-16用ZVブリッジ173によって、ビデオデータなどが直接ディスプレイコントローラ14に送られる。

【0055】以上のように、この実施形態のシステムにおいては、PCカード-16とPCカード-32とではビデオ／オーディオ信号線が割り当てられるピンが異なっているが、PCカード-16用とPCカード-32用の2つのZVブリッジ173、174が設けられており、それらがスイッチ回路175によって適宜切り替えられる。このため、PCカード-16とPCカード-32のどちらがカードスロットに接続された場合でも、その接続されたPCカードからのビデオ・オーディオデータをZVポート4に正常に転送することができる。

【0056】また、このシステムでは、ビデオ信号をパソコンにキャプチャするPCカード-16、PCカード-32のほか、ビデオ会議システムやMPEGデコーダ（MPEG1またはMPEG2対応）として実現されたPCカード-16、PCカード-32なども同様にして使用することができる。

#### 【0057】

【発明の効果】以上説明したように、この発明によれば、16ビットPCカードと32ビットPCカードのどちらがカードスロットに接続された場合でもそれを動画専用バスに正常に接続できるようになり、PCカードのタイプによらずに、動画専用バスによって拡大されたバ

\*スバンド幅を有効利用することが可能となる。

#### 【図面の簡単な説明】

【図1】この発明の一実施形態に係るコンピュータシステムの構成を示すブロック図。

【図2】同実施形態のシステムで使用されるPCカード-16とPCカード-32のピンアサインの対応関係を示す図。

【図3】同実施形態のシステムで使用されるPCカード-16とPCカード-32のピンアサインの対応関係を示す図。

【図4】同実施形態のシステムで使用されるPCカード-16のノーマルモード、ZVポートモードそれぞれにおけるPCカードインターフェースを示す図。

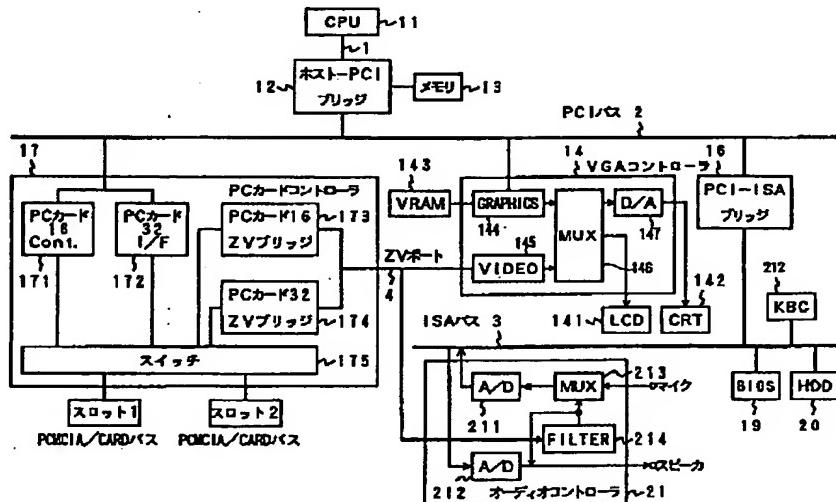
【図5】同実施形態のシステムで使用されるPCカード-32のノーマルモード、ZVポートモードそれぞれにおけるPCカードインターフェースを示す図。

【図6】同実施形態のシステムにおけるPCカードコントローラの具体的な構成の一例を示すブロック図。

#### 【符号の説明】

2…内部PCIバス、3…内部ISAバス、4…ZVポート、11…CPU、12…ホスト-PCIブリッジ、13…メモリ、14…ディスプレイコントローラ、17…PCカードコントローラ、21…オーディオコントローラ、171…PCカード-16用コントローラ、172…PCカード-32用コントローラ、173…ZVブリッジ、174…PCカード-32用ZVブリッジ、175…スイッチ、18…PCカード-16、19…BIOS、20…HDD、21…KBC、211…A/D、212…オーディオコントローラ、213…マイク、214…FILTER、215…スピーカ、216…LCD、217…CRT、218…D/A、219…MUX、220…VIDEO、221…GRAPHICS、222…VRAM、223…PCI-ISAブリッジ、224…PCIバス、225…ISAバス、226…ZVポート、227…スロット1、228…スロット2、229…PCI/CARDバス、230…PCI/CARDバス。

【図1】



【図2】

PC Card Pin 1 to Pin 34

Pin	16-bit PC Card Interface				CardBus PC Card Interface	
	Memory-Only	I/O and d Memory	Signal	I/O	Signal	I/O
1 GND	DC	GND	DC	GND	DC	
2 D3	I/O	D3	I/O	CAD0	I/O	
3 D4	I/O	D4	I/O	CAD1	I/O	
4 D5	I/O	D5	I/O	CAD3	I/O	
5 D6	I/O	D6	I/O	CAD5	I/O	
6 DT	I/O	DT	I/O	CAD7	I/O	
7 CE1#	I	CE1#	I	CCBE0#	I/O	
8 A10	I	A10	I	CAD9	I/O	
9 OE#	I	OE#	I	CAD11	I/O	
10 A11	I	A11	I	CAD12	I/O	
11 A9	I	A9	I	CAD14	I/O	
12 A8	I	A8	I	CCBE1#	I/O	
13 A13	I	A13	I	CPAR	I/O	
14 A14	I	A14	I	CPERR#	I/O	
15 WE#	I	WE#	I	CGNT#	I	
16 READY	O	I REQ#	O	CINT#	O	
17 Vee	DCin	Vee	DCin	Vee	DCin	
18 Vpp1	DCIn	Vpp1	DCIn	Vpp1	DCIn	
19 A16	I	A16	I	CCLK	I	
20 A15	I	A15	I	CIRDY#	I/O	
21 A12	I	A12	I	CCBE2#	I/O	
22 AT	I	AT	I	CAD18	I/O	
23 A6	I	A6	I	CAD20	I/O	
24 A5	I	A5	I	CAD21	I/O	
25 A4	I	A4	I	CAD22	I/O	
26 A3	I	A3	I	CAD23	I/O	
27 A2	I	A2	I	CAD24	I/O	
28 A1	I	A1	I	CAD25	I/O	
29 A0	I	A0	I	CAD26	I/O	
30 D0	I/O	D0	I/O	CAD27	I/O	
31 D1	I/O	D1	I/O	CAD29	I/O	
32 D2	I/O	D2	I/O	RFU		
33 WP	O	I OIS16#	O	CCLKRUN#	I/O	
34 GND	DC	GND	DC	GND	DC	

【図3】

PC Card Pin 35 to Pin 68

Pin	16-bit PC Card Interface				CardBus PC Card Interface	
	Memory-Only	I/O and d Memory	Signal	I/O	Signal	I/O
35 GND	DC	GND	DC	GND	DC	
36 CAD1#	O	CAD1#	O	CCD1#	O	
37 D11	I/O	D11	I/O	CAD2	I/O	
38 D12	I/O	D12	I/O	CAD4	I/O	
39 D13	I/O	D13	I/O	CAD6	I/O	
40 D14	I/O	D14	I/O	RFU		
41 D15	I/O	D15	I/O	CAD8	I/O	
42 CE2#	I	CE2#	I	CAD10	I/O	
43 VS1#	O	VS1#	O	CVS1	I/O	
44 RFU		IORD#	I	CAD13	I/O	
45 RFU		IOWR#	I	CAD15	I/O	
46 A17	I	A17	I	CAD16	I/O	
47 A18	I	A18	I	RFU		
48 A19	I	A19	I	CBLOCK#	I/O	
49 A20	I	A20	I	CSTOP#	I/O	
50 A21	I	A21	I	CDEVSEL#	I/O	
51 Vee	DCin	Vee	DCin	Vee	DCin	
52 Vpp2	DCIn	Vpp2	DCIn	Vpp2	DCIn	
53 A22	I	A22	I	CTRDY#	I/O	
54 A23	I	A23	I	CFRAME#	I/O	
55 A24	I	A24	I	CAD17	I/O	
56 A25	I	A25	I	CAD19	I/O	
57 VS2#		VS2#		CVS2	I/O	
58 RESET	I	RESET	I	CRST#	I	
59 WAIT#	O	WAIT#	O	CSERR#	O	
60 RFU		INPACK#	O	CREQ#	O	
61 REG#	I	REG#	I	CCBE3#	I/O	
62 BVD2	O	SPKR#	O	CAUDIO	O	
63 BVD1	O	STSCHG#	O	CSTSCHG	O	
64 D8	I/O	D8	I/O	CAD28	I/O	
65 D9	I/O	D9	I/O	CAD30	I/O	
66 D10	I/O	D10	I/O	CAD31	I/O	
67 CD2#	O	CD2#	O	CCD2#	O	
68 GND	DC	GND	DC	GND	DC	

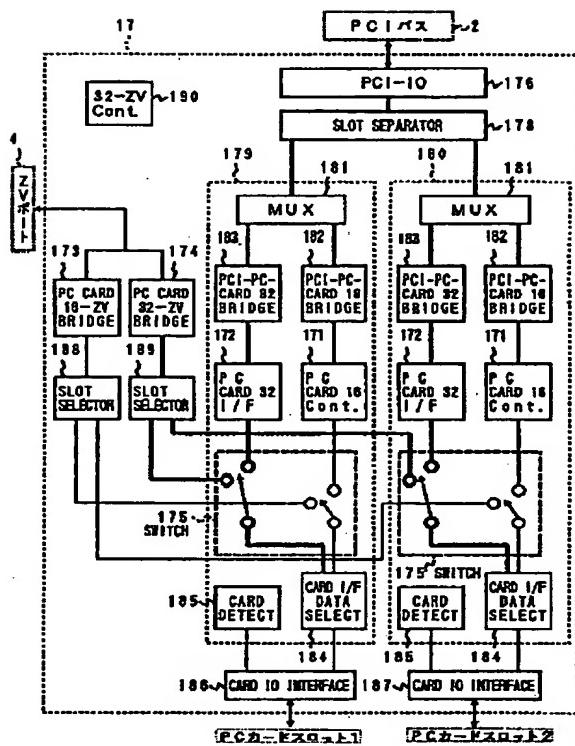
【図5】

PIN番号	PC Card - 32	ZVポートモード
2	CAD0	Y0
3	CAD1	Y2
4	CAD3	Y4
5	CAD5	Y6
6	CAD7	Y7
8	CAD9	UV2
9	CAD11	UV3
10	CAD12	UV5
11	CAD14	UV7
22, 23	CAD18, 20	Reserved
24	CAD21	SCLK
25	CAD22	MCLK
30	CAD27	LRCLK
31	CAD28	S DATA
37	CAD2	Y1
38	CAD4	Y3
39	CAD6	Y5
41	CAD8	UV0
42	CAD10	UV1
44	CAD13	UV4
45	CAD15	UV6
55	CAD17	HREF
58	CAD19	VSYNC
66	CAD31	PCLK

【図4】

PC Card Pin 番号	PCカード-16	ZV Port Mode
8	A10	HREF
10	A11	VSYNC
11	A9	Y0
12	A8	Y2
13	A13	Y4
14	A14	Y6
19	A16	UV2
20	A15	UV4
21	A12	UV6
22	A7	SCLK
23	A6	MCLK
24::25	A(5::4)	RESERVED
26::29	A(3::0)	ADDRESS [3::0]
33	I0IS16#	PCLK
46	A17	Y1
47	A18	Y3
48	A19	Y5
49	A20	Y7
50	A21	UV0
53	A22	UV1
54	A23	UV3
55	A24	UV5
56	A25	UV7
60	INPACK#	LRCLK
62	BVD2/SPKR#	SDATA

【図6】



【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成14年2月28日(2002.2.28)

【公開番号】特開平9-134240

【公開日】平成9年5月20日(1997.5.20)

【年通号数】公開特許公報9-1343

【出願番号】特願平7-289873

【国際特許分類第7版】

G06F 3/00

13/14 330

G06K 17/00

【F I】

G06F 3/00 F

13/14 330 C

G06K 17/00 C

【手続補正書】

【提出日】平成13年8月20日(2001.8.20)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正内容】

【特許請求の範囲】

【請求項1】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードを制御するカードコントローラと、システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、

システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、

前記カードコントローラと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビデオ・オーディオバスと、

前記16ビットPCカードの所定複数ピンに割り当てられたビデオ/オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ/オーディオ信号線に夫々対応して接続する第1の接続手段と、

前記32ビットPCカードの所定複数ピンに割り当てられたビデオ/オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ/オーディオ信号線に夫々対応して接続する第2の接続手段と、

前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディ

オバスとの接続を制御する接続制御手段とを具備することを特徴とするコンピュータシステム。

【請求項2】 前記第1及び第2の接続手段、及び前記接続制御手段は、前記カードコントローラに内蔵されていることを特徴とする請求項1記載のコンピュータシステム。

【請求項3】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードを制御するカードコントローラと、

システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、

システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、

前記カードコントローラと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビデオ・オーディオバスとを具備し、

前記カードコントローラは、

前記16ビットPCカードを前記システムバスと前記ビデオ・オーディオバスに選択的に接続する第1の接続手段であって、前記ビデオ・オーディオバスに接続する際に、前記16ビットPCカードの所定複数ピンに割り当てられたビデオ/オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ/オーディオ信号線に夫々対応して接続する第1の接続手段と、

前記32ビットPCカードを前記システムバスと前記ビデオ・オーディオバスに選択的に接続する第1の接続手段であって、前記ビデオ・オーディオバスに接続する際に、前記32ビットPCカードの所定複数ピンに割り当てられたビデオ/オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ/オーディオ信号線に夫々対応

して接続する第2の接続手段と、

前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記システムバスおよびビデオ・オーディオバスとの接続を制御する接続制御手段とを含み、

前記接続制御手段は、前記32ビットPCカードによって実行されるライトランザクションで指定されるアドレス値にしたがって、前記32ビットPCカードの接続を前記システムバスから前記ビデオ・オーディオバスに切り替えることを特徴とするコンピュータシステム。

【請求項4】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットに接続されたPCカードを制御するカードコントローラにおいて、

前記カードスロットに接続されたPCカードを、ディスプレイコントローラおよびオーディオコントローラに直接的に接続するためのビデオ・オーディオバスと、前記16ビットPCカードの所定複数ビンに割り当てられたビデオ／オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ／オーディオ信号線に夫々対応して接続する第1の接続手段と、

前記32ビットPCカードの所定複数ビンに割り当てられたビデオ／オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ／オーディオ信号線に夫々対応して接続する第2の接続手段と、

前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディオバスとの接続を制御する接続制御手段とを具備することを特徴とするPCカードコントローラ。

【請求項5】 カードスロットに接続されたPCカードを、ディスプレイコントローラおよびオーディオコントローラに直接的に接続するためのビデオ・オーディオバスを有するコンピュータのカードスロットに接続可能な32ビットPCカードにおいて、

前記32ビットPCカードに設けられたホストインターフェース用のビン群の中の所定の複数ビンを、前記ビデオ・オーディオバスにデータ出力するためのビデオ・オーディオビンとして割り当て、そのビデオ・オーディオビンを介してデータ出力することによって前記ビデオ・オーディオバスにデータを送ることを特徴とする32ビットPCカード。

【請求項6】 16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディオバスとの接続を制御する接続制御手段とを具備することを特徴とする。

ードを制御するカードコントローラと、

システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、

システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、

前記カードコントローラと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビデオ・オーディオバスと、

前記カードスロットに前記16ビットPCカードと前記32ビットPCカードのどちらが挿入されたかを判断する判断手段と、

前記判断手段に従って、前記16ビットPCカードの所定複数ビンに割り当てられたビデオ／オーディオ信号線群、もしくは前記32ビットPCカードの所定複数ビンに割り当てられたビデオ／オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ／オーディオ信号線に夫々対応して接続する接続手段とを具備することを特徴とするコンピュータシステム。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0006

【補正方法】変更

【補正内容】

【0006】

【課題を解決するための手段】この発明によるコンピュータシステムは、16ビットPCカードおよび32ビットPCカードが選択的に接続可能なカードスロットと、システムバスに接続され、前記カードスロットに接続された前記16ビットPCカードまたは32ビットPCカードを制御するカードコントローラと、システムバスに接続され、動画データの表示処理機能を持つディスプレイコントローラと、システムバスに接続され、音声情報を入出力制御するオーディオコントローラと、前記カードコントローラと前記ディスプレイコントローラおよびオーディオコントローラとの間に配設されたビデオ・オーディオバスと、前記16ビットPCカードの所定複数ビンに割り当てられたビデオ／オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ／オーディオ信号線に夫々対応して接続する第1の接続手段と、前記32ビットPCカードの所定複数ビンに割り当てられたビデオ／オーディオ信号線群を、前記ビデオ・オーディオバスのビデオ／オーディオ信号線に夫々対応して接続する第2の接続手段と、前記カードスロットに接続されたPCカードが前記16ビットPCカードと前記32ビットPCカードのいずれであるかに応じて、前記第1および第2の接続手段を選択的に使用して前記PCカードと前記ビデオ・オーディオバスとの接続を制御する接続制御手段とを具備することを特徴とする。